

試 験 結 果 (Test Data)

型 名 (Model No.)
製造番号 (Serial No.)

1 5 7 0 2

1 2 3 4 5 6 7 8 9

試 験 項 目 (Test item)	規 格 (Specifications)	試験結果 (Pass/Fail)	備 考 (Note)
1 絶 縁 抵 抗 (Insulation resistance)			
INPUT芯線 - V SOURCE LO INPUT core wire - V SOURCE LO	$1 \times 10^{14} \Omega$ 以上 or higher	良 (Pass)	
RESISTIVITY switch → SUFRACE V SOURCE HI - V SOURCE LO	$1 \times 10^{10} \Omega$ 以上 or higher	良 (Pass)	
RESISTIVITY switch → VOLUME V SOURCE HI - V SOURCE LO	$1 \times 10^9 \Omega$ 以上 or higher	良 (Pass)	
2 耐 圧 (Dielectric strength)			
RESISTIVITY switch → SUFRACE V SOURCE HI - V SOURCE LO	1 k V (1 分間) (1 minute)	良 (Pass)	
RESISTIVITY switch → VOLUME V SOURCE HI - V SOURCE LO	1 k V (1 分間) (1 minute)	良 (Pass)	